PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-198360

(43) Date of publication of application: 12.07.2002

(51)Int.CI.

H01L 21/3065 H01L 21/28 H01L 29/786 H01L 21/336

(21)Application number: 2000-398506

(71)Applicant: TOKYO ELECTRON LTD

(22)Date of filing:

27.12.2000

(72)Inventor: FUKINO YASUHIKO

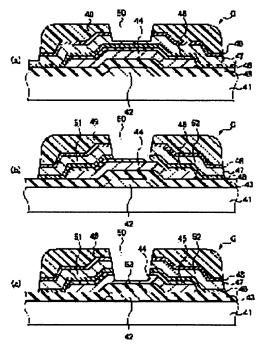
NONAKA HIDEYUKI

(54) ETCHING METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an etching method by which upper layer aluminum based films can be etched in good shape, and lower layer silicon base films can be etched with good controllability, in the etching of a laminated structure constituted of the upper layer aluminum based films an the lower layer silicon based films.

SOLUTION: This etching method of the laminated structure constituted of the upper layer aluminum based films and the lower layer silicon base films comprises a first process in which the upper layer aluminum based films (46, 47, 48) are etched by plasma of a process gas which includes a chlorine containing gas and a hydrogen containing gas, a second process to confirm stoppage or considerable slowing down of the etching in the first process appropriately, and a third process in which the lower layer silicon based films (44, 45) are etched by plasma of a process gas which includes a fluorine containing gas, being switched after confirming stoppage or considerable slowing down of the etching.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2002-198360 (P2002-198360A)

(43)公開日 平成14年7月12日(2002.7.12)

(51) Int.Cl.7		識別記号		FΙ			ī	-7]-ド(参考)
H01L	21/3065			H01	L 21/28		F	4 M 1 0 4
	21/28						301A	5 F 0 O 4
		301					301L	5 F 1 1 0
					21/302		G	
	29/786				29/78		627C	
			審査請求	未請求	請求項の数12	OL	(全 8 頁)	最終頁に続く

(21)出願番号 特願2000-398506(P2000-398506)

(22) 出願日 平成12年12月27日(2000.12.27)

(71) 出願人 000219967

東京エレクトロン株式会社 東京都港区赤坂5丁目3番6号

(72)発明者 吹野 康彦

東京都港区赤坂五丁目3番6号 TBS放送センター 東京エレクトロン株式会社内

(72)発明者 野中 英幸

東京都港区赤坂五丁目3番6号 TBS放送センター 東京エレクトロン株式会社内

(74)代理人 100099944

弁理士 高山 宏志

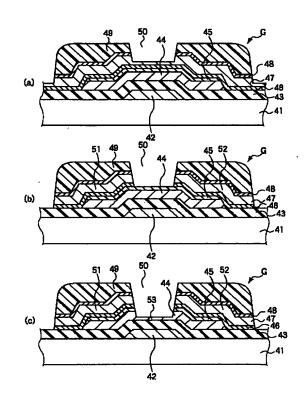
最終頁に続く

(54)【発明の名称】 エッチング方法

(57)【要約】

【課題】 上層のA1系膜と下層のSi系膜との積層構造をエッチングするにあたり、形状性よく上層のA1系膜をエッチングすることができ、さらに下層のSi系膜を制御性よくエッチングすることができるエッチング方法を提供すること。

【解決手段】 上層のA1系膜と下層のSi系膜との積層構造をエッチングするエッチング方法であって、上層のA1系膜(46,47,48)をC1含有ガスおよびH含有ガスを含む処理ガスのプラズマによりエッチングする第1工程と、第1工程中に適宜エッチングの停止または著しい減速を確認する第2工程と、エッチングの停止または著しい減速を確認した後にF含有ガスを含む処理ガスに切り替えてその処理ガスのプラズマにより下層のSi系膜(44,45)をエッチングする第3工程とを具備する。



1

【特許請求の範囲】

【請求項1】 上層のA1系膜と下層のSi系膜との積層構造をエッチングするエッチング方法であって、

前記上層のA1系膜をC1含有ガスおよびH含有ガスを含む処理ガスのプラズマによりエッチングする第1工程と、

前記第1工程のエッチングの停止または著しい減速を確認する第2工程と、

エッチングの停止または著しい減速を確認した後、F含有ガスを含む処理ガスのプラズマにより前記下層のSi 系膜をエッチングする第3工程とを具備することを特徴とするエッチング方法。

【請求項2】 基板上にゲート電極およびゲート絶縁膜を介して形成されたSi系膜と、その上に形成されたA 1系膜とを有する積層膜をエッチングして、前記A1系膜をソース電極およびドレイン電極とし、前記Si系膜をチャネル部とする、薄膜トランジスター用のエッチング方法であって、

前記A1系膜をC1含有ガスおよびH含有ガスを含む処理ガスのプラズマによりエッチングする第1工程と、

前記第1工程のエッチングの停止または著しい減速を確認する第2工程と、

エッチングの停止または著しい減速を確認した後、F含有ガスを含む処理ガスのプラズマにより前記Si系膜をエッチングする第3工程とを具備することを特徴とするエッチング方法。

【請求項3】 前記A1系膜は、A1含有膜の両側にバリアメタルが形成された3層構造膜であることを特徴とする請求項1または請求項2に記載のエッチング方法。

【請求項4】 前記Si 系膜は、チャネル部となるアモルファスSi 膜の上に n ⁺型アモルファスSi 膜が積層された構造を有することを特徴とする請求項1から請求項3のいずれか1項に記載のエッチング方法。

【請求項5】 基板上にゲート電極およびゲート絶縁膜を介して形成されたアモルファスSi膜と、その上に形成されたn⁺型アモルファスSi膜と、さらにその上に形成され、A1含有膜の両側にベリアメタルが形成された3層構造膜とを有する積層膜をエッチングして、前記3層構造膜をソース電極およびドレイン電極とし、前記アモルファスSi膜をチャネル部とする、薄膜トランジスター用のエッチング方法であって、

少なくとも前記3層構造膜をC1含有ガスおよびH含有 ガスを含む処理ガスのプラズマによりエッチングしてソ ース電極およびドレイン電極を形成する第1工程と、

前記第1工程のエッチングの停止または著しい減速を確認する第2工程と、

エッチングの停止または著しい減速を確認した後、F含有ガスを含む処理ガスのプラズマにより前記 n + 型アモルファスSi 膜およびアモルファスSi 膜をエッチングしてチャネル部を形成する第3工程とを具備することを 50

特徴とするエッチング方法。

【請求項6】 前配第1工程において、前記3層構造膜の下層のバリアメタルまたはn⁺型アモルファスSi膜でエッチングが停止または減速することを特徴とする請求項3から請求項5のいずれか1項に記載のエッチング方法。

【請求項7】 前記第1工程において、処理ガス中のH 含有ガスの量を制御することにより、エッチングの停止 または著しく滅速する位置を制御することを特徴とする 10 請求項6に記載のエッチング方法。

【請求項8】 前記第2工程は、プラズマ状態を監視することによりエッチングの停止または著しい減速を確認することを特徴とする請求項6または請求項7に記載のエッチング方法。

【請求項9】 前記第1工程のエッチングは前記第3工程のエッチングよりも高いイオンエネルギーのイオンで行われることを特徴とする請求項1から請求項8のいずれか1項に記載のエッチング方法。

【請求項10】 前記第1工程は、C1含有ガスおよび 20 H含有ガスを含む処理ガスのプラズマによりエッチング マスクとしてのフォトレジストがスパッタされる条件で 行われることを特徴とする請求項9に記載のエッチング 方法。

【請求項11】 前記第1工程は、C1含有ガスとして C12ガスを用い、H含有ガスとしてH2ガスを用いて エッチングを行うことを特徴とする請求項1から請求項 10のいずれか1項に記載のエッチング方法。

【請求項12】 前記第3工程は、F含有ガスであるS F6と、HC1ガスと、Heガスとを用いてエッチング を行うことを特徴とする請求項1から請求項11のいず れか1項に記載のエッチング方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、液晶表示装置(LCD)に用いられる薄膜トランジスタ(TFT)等に含まれる上層のAI系膜と下層のSi系膜との積層構造をエッチングするエッチング方法に関する。

[0002]

【従来の技術】TFTを用いたアクティブマトリクスL 40 CD (TFT-LCD) は、表示性能が極めて高く、薄型化が可能であることから、CRTに代わってパーソナルコンピュータ等の表示装置として多用されている。

【0003】LCDに用いられるTFT構造を製造するに際しては、ガラス基板上にゲート電極を形成し、その上にゲート絶縁膜を形成する。そして、その上に半導体層ならびにソース電極およびドレイン電極を形成するための膜を順次形成し、エッチングによりソース電極およびドレイン電極ならびにチャネル部を形成する。具体的には、ゲート絶縁膜の上にアモルファスSi(a-S

i)膜およびn⁺a-Siを成膜し、その上にTi-A

2

1-Ti積層膜を形成し、この積層膜およびn⁺a-S iを経てa-Si膜の途中までエッチングして、Ti-A1-Ti積層膜にソース電極およびドレイン電極を形 成するとともに、a-Si膜にチャネル部を形成する。 【0004】このエッチングに際しては、従来、まずC 12によりA1系膜としてTi-A1-Tiの積層膜を エッチングしてソース電極およびドレイン電極を形成し (以下、「SDエッチング」という)、このSDエッチ ングの終点を検出した後、エッチングガスをフッ素 (F) 系ガスに切り替えてn + a - S i 膜およびa - S i膜をエッチングしてチャネルの形成を行っている(以 下、「チャネルエッチング」という)。チャネルエッチ ングはTFT特性を決定する重要なプロセスであり、a -Si膜エッチング量を一定に、また均一にエッチング する必要がある。また、チャネルエッチング後のa-S i 膜が薄い方がTFTの特性が良好になるとされてい

[0005]

る。

【発明が解決しようとする課題】上記SDエッチングの 際には、良好な形状性を有する必要があり、所望の形状 制御を行うためにはエッチングの際に高バイアスパワー が必要となる。しかし、この場合には反応性イオンエッ チングが行われるので、AlおよびTiのn+a-Si に対する選択比が低い。また、Ti-Al-Ti積層膜 の膜厚が完全に均一ではなく、エッチングレートも完全 に面内均一ではないので、終点検出後もオーバーエッチ ングをする必要がある。この結果、下地の n^+a-Si 膜がエッチングされてしまい、a-Si膜を薄く均一に 残存させる必要のあるチャネル部のエッチング分布制御 が困難である。一方、SDエッチングを低バイアスパワ ーで行うと、下地のn⁺a-Si膜のエッチレートは低 下し、チャネル部のエッチング制御が行いやすくなる が、A1膜がサイドエッチされて形状性が悪くなった り、a-Si膜にデポジション等が発生するという問題 があった。

【0006】本発明はかかる事情に鑑みてなされたものであって、下層のSi系膜と上層のA1系膜との積層構造をエッチングするにあたり、形状性よく上層のA1系膜をエッチングすることができ、さらに下層のSi系膜を制御性よくエッチングすることができるエッチング方法を提供することを目的とする。

[0007]

【課題を解決するための手段】上記課題を解決するため、本発明の第1の観点では、上層のA1系膜と下層のSi系膜との積層構造をエッチングするエッチング方法であって、前記上層のA1系膜をC1含有ガスおよびH含有ガスを含む処理ガスのプラズマによりエッチングする第1工程と、前記第1工程のエッチングの停止または著しい減速を確認する第2工程と、エッチングの停止または著しい減速を確認した後、F含有ガスを含む処理ガ

スのプラズマにより前記下層のSi系膜をエッチングする第3工程とを具備することを特徴とするエッチング方法を提供する。

4

【0008】本発明の第2の観点では、基板上にゲート電極およびゲート絶縁膜を介して形成されたSi系膜と、その上に形成されたA1系膜とを有する積層膜をエッチングして、前記A1系膜をソース電極およびドレイン電極とし、前記Si系膜をチャネル部とする、薄膜トランジスター用のエッチング方法であって、前記A1系 腹をC1含有ガスおよびH含有ガスを含む処理ガスのプラズマによりエッチングする第1工程と、前記第1工程のエッチングの停止または著しい減速を確認する第2工程と、エッチングの停止または著しい減速を確認した後、F含有ガスを含む処理ガスのプラズマにより前記Si系膜をエッチング方法を提供する。

【0009】本発明の第3の観点では、基板上にゲート 電極およびゲート絶縁膜を介して形成されたアモルファ スSi膜と、その上に形成された n ⁺ 型アモルファス S i 膜と、さらにその上に形成され、A1含有膜の両側に バリアメタルが形成された3層構造膜とを有する積層膜 をエッチングして、前記3層構造膜をソース電極および ドレイン電極とし、前記アモルファスSi膜をチャネル 部とする、薄膜トランジスター用のエッチング方法であ って、少なくとも前記3層構造膜をC1含有ガスおよび H含有ガスを含む処理ガスのプラズマによりエッチング してソース電極およびドレイン電極を形成する第1工程 と、前記第1工程のエッチングの停止または著しい減速 を確認する第2工程と、エッチングの停止または著しい 滅速を確認した後、F含有ガスを含む処理ガスのプラズ マにより前記n⁺型アモルファスSi膜およびアモルフ ァスSi膜をエッチングしてチャネル部を形成する第3 工程とを具備することを特徴とするエッチング方法を提 供する。

【0010】本発明においては、上層のA1系膜をC1 含有ガスおよびH含有ガスを含む処理ガスのプラズマによりエッチングするので、C1含有ガスによるエッチング作用とH含有ガスによる保護作用とによりA1系膜のエッチングを形状性よくエッチングすることができ、しかもH含有ガスの作用により所望の位置でエッチングを停止または急激に減速させることができ、これを確認した後、F含有ガスを含む処理ガスによりエッチングすることによりSi系膜を制御性よくエッチングすることができる。

【0011】これは、H含有ガスのプラズマによりフォトレジスト中のCがスパッタされ、被エッチング面でHと重合反応が生じることで皮膜が形成され、エッチングを阻害するためと考えられる。つまり、この皮膜によりA1系膜のサイドエッチが防止されて形状性が良好となり、またこの皮膜の堆積により適当な部分でエッチング

30

40

を停止することができ、下層のSi系膜に対する選択性 を良好にすることができる。このような観点から、AI 系膜をエッチングする際には、C1含有ガスおよびH含 有ガスを含む処理ガスのプラズマによりエッチングマス クとしてのフォトレジストがスパッタされる条件である ことが好ましい。また、A1系膜をエッチングする際 に、処理ガス中のH含有ガスの量を制御することによ り、エッチングの停止または著しい減速が生じる位置を 制御することができる。

[0012]

【発明の実施の形態】以下、添付図面を参照して本発明 の実施の形態について説明する。図1は本発明の一実施 形態に係るエッチング方法を実施するためのプラズマエ ッチング装置を示す断面図である。このプラズマエッチ ング装置1は、容量結合型平行平板プラズマエッチング 装置として構成されている。

【0013】このプラズマエッチング装置1は、例えば 表面がアルマイト処理(陽極酸化処理)されたアルミニ ウムからなる角筒形状に成形されたチャンバー2を有し ている。前記チャンバー2内の底部には絶縁材からなる 角柱状のサセプタ支持台3が設けられており、さらにこ のサセプタ支持台3の上には、被処理基板であるLCD ガラス基板Gを載置するためのサセプタ5が設けられて いる。このサセプタ5はアルマイト処理(陽極酸化処 理)されたアルミニウムからなり、下部電極として機能 する。また、サセプタ5の外周および上面周縁には絶縁 部材4が設けられている。

【0014】サセプタ5の上方には基板Gの周囲を上面 から機械的にクランプするための額縁状をなすクランプ 部材6が設けられている。このクランプ部材6は、シリ ンダ機構等で構成される昇降機構7により昇降される。 【0015】サセプタ5には、高周波電力を供給するた めの給電線12が接続されており、この給電線12には 整合器13および高周波電源14が接続されている。高 周波電源14からは例えば13.56MHzの高周波電 力がサセプタ5に供給される。この高周波電源14から の給電により、処理ガスがプラズマ化されるとともに、 下部電極であるサセプタ5にバイアスパワーが供給され る。

【0016】前記サセプタ5の上方には、このサセプタ 5と平行に対向して上部電極として機能するシャワーへ ッド15が設けられている。このシャワーヘッド15 は、チャンバー2の上部に支持されており、内部に空間 17を有するとともに、サセプタ5との対向面に処理ガ スを吐出する多数の吐出孔18が形成されている。この シャワーヘッド15は接地されており、サセプタ5とと もに一対の平行平板電極を構成している。

【0017】シャワーヘッド15の上面にはガス導入口 19が設けられ、このガス導入口19には、ガス供給管 20が接続されており、このガス供給管20には、処理

ガス供給機構21が接続されている。処理ガス供給機構 21は、C1含有ガスとしてC12ガスを供給するC1 2供給源22と、H含有ガスとしてのH2ガスを供給す るH2供給源23と、F含有ガスとしてのSFAを供給 するSF6供給源24と、HC1ガスを供給するHC1 供給源25と、Heガスを供給するHe供給源26と、 BC13ガスを供給するBC13供給源27とを有して いる。これらC12供給源22、H2供給源23、SF 6供給源24、HC1供給源25、He供給源26およ 10 びBC13供給源27には、それぞれガスライン22 a, 23a, 24a, 25a, 26a, 27aが接続さ れている。これらガスラインはガス供給管20に繋がっ ており、各供給源からのガスが各ガスライン、ガス供給 管20を経てシャワーヘッド15に至り、シャワーヘッ ドの吐出孔18から吐出されるようになっている。各ガ スラインにはバルブ32とマスフローコントローラ33 とが設けられている。

6

【0018】前記チャンバー2の側壁底部には排気管3 4が接続されており、この排気管34には排気装置35 20 が接続されている。排気装置35はターボ分子ポンプな どの真空ポンプを備えており、これによりチャンバー2 内を所定の減圧雰囲気まで真空引き可能なように構成さ れている。また、チャンバー2の側壁には基板搬入出口 36と、この基板搬入出口36を開閉するゲートバルブ 37が設けられており、このゲートバルブ37を開にし た状態で基板Gが隣接するロードロック室(図示せず) との間で搬送されるようになっている。また、チャンバ ー2のゲートバルブ37側と反対側の側壁には、プラズ マからの光を透過する窓38が形成されており、その窓 38から透過したプラズマ光を分光しA1およびTiの 発光スペクトルを検出するプラズマ光検出装置39が設 けられている。

【0019】次に、上記プラズマエッチング装置1によ り本発明の一実施形態を実施する際の処理動作について 説明する。まず、図2に示す層構造を有する基板Gを準 備する。この基板 Gは、ガラスパネル(基板) 41上に 部分的にゲート電極42が形成され、このゲート電極4 2およびガラスパネル41の面の全面にゲート絶縁膜4 3が形成され、このゲート絶縁膜43上にはトランジス タを形成するためのSi 系膜としてa-Si 膜44およ びn⁺a-Si膜45が形成され、さらにその上にソー ス電極およびドレイン電極を形成するためのA1系膜と して下層Ti膜46、A1膜47および上層Ti膜48 の3層積層膜が形成されてなる。そして、Ti膜48の 上にはエッチングマスクとしてのフォトレジスト層49 が形成されている。これらTi膜46、48はバリアメ タルとして機能する。バリアメタルとしてTi(チタ ン) に代えてTiN(窒化チタン)等を用いてもよい。

【0020】ゲートバルブ37を開放した後、このよう な構造の基板Gを図示しないロードロック室から基板搬

る。

入出口36を介してチャンバー2内へと搬入し、サセプタ5上に競置する。この場合に、基板Gの受け渡しはサセプタ5の内部を挿通しサセプタ5から突出可能に設けられたリフターピン(図示せず)によって行われる。次いで、クランプ部材6により基板Gをサセプタ5にクランプする。その後、ゲートバルブ37を閉じ、排気装置35によって、チャンバー2内が所定の真空度まで真空引きされ、エッチング処理が開始される。

【0021】このエッチング処理は、上層Ti膜48表面のTi酸化物を除去する表面変質層除去工程、ソース電極およびドレイン電極を形成するSDエッチング工程、SDエッチングの停止または著しい減速を確認する工程および半導体層をエッチングしてチャネル部を形成するチャネルエッチング工程が順次行われる。以下、これら工程を図3の断面図を参照しながら説明する。

【0022】「表面変質層除去工程」においては、BC 13供給源27のバルブ32を開き、マスフローコントローラ33により流量を所定量に制御しつつ、チャンバー2内に処理ガスであるBC13ガスを所定流量で導入するとともに、高周波電源14から整合器13を介して高周波電力をサセプ95に印加する。これにより、下部電極としてのサセプ95と上部電極としてのシャワーへッド15との間に高周波電界が生じ、処理ガスが解離してプラズマ化し、上層Ti膜表面のTi酸化膜が除去される。その後、高周波電力は切断される。

【0023】次に、「SDエッチング工程」においては、C12供給源22およびH2供給源23のバルブ32を開き、マスフローコントローラ33により流量を所定量に制御しつつ、チャンバー2内に処理ガスとしてC1含有ガスであるC12ガスおよびH含有ガスであるH2ガスを所定流量で導入するとともに、高周波電力をサセプタ5に印加する。これにより、処理ガスがプラズマ化し、SDエッチングが進行する。

【0024】この際に、フォトレジスト層49がプラズマ中のイオンでスパッタされることにより、レジスト中のCと処理ガスに含まれるH2ガスのHとが重合して被エッチング面に重合膜が形成される。この重合膜はエッチングを阻害する作用を有すると考えられ、この重合膜により主にA1膜47のサイドエッチが防止されて、図3の(a)に示すように形状性が良好なエッチングホール50が得られる。また、この際にこの重合膜の堆積により、SDエッチングの途中でエッチングが停止するか著しく減速する(以下、この状態をエッチングが存止するかさいう)。この際、C12ガスとH2ガスとの混合ガスによるエッチングではA1膜47のTi膜46に対っる時点ではA1膜47は除去されている。

【0025】この場合に、被エッチング面に重合膜を形成し、SDエッチングの形状を良好にするために異方性

エッチングをするという観点から高周波電源14によるバイアスパワーが高いことが好ましい。従来は、SDエッチングの形状性を良好にするために高周波電源によるバイアスパワーを上げると、エッチングの選択性が悪くなりa-Si膜44までエッチングされてしまい、チャネル部のエッチング分布制御が困難であったが、このようにエッチングの処理ガスにH含有ガスであるH2ガスが含まれていることにより、SDエッチングの途中で上述のようにエッチングストップを生じさせることができるので選択性が悪いという問題も解消することができ

8

【0026】この際に、SDエッチングによって少なくともA1 膜47は完全にエッチングする必要があるので、少なくともTi膜46の途中でエッチングストップを生じさせるようにする。n+a-Si膜45の途中でエッチングストップを生じさせてもよい。その後のチャネルエッチングの制御性を良好にする観点からは図3の(b)に示すようにn+a-Si膜45の直前(上面)でエッチングストップを生じさせることが好ましい。

30 【0028】なお、高周波電源14から供給する電力を調整してバイアスパワーを制御することによってもCー H重合による重合膜の量を制御することができ、エッチ ングストップが生じる位置を制御することができる。以 上のようなSDエッチングにより、ソース電極51およ びドレイン電極52が形成される。また、ソース電極5 1の左側およびドレイン電極52の右側のフォトレジス ト層49で覆われていない部分ではゲート絶縁膜43が 露出する(図3の(b))。

【0029】上記SDエッチング工程において、適宜 (例えば、0.1秒ごとに)「SDエッチングのエッチングストップを確認する工程」が行われる。この工程 は、窓38を透過したプラズマ光をプラズマ光検出装置 39により分光してA1、Tiの発光スペクトルを検出 することにより行われる。すなわち、Ti膜46でエッチングストップが生じる条件でエッチングを行っている 場合には、A1の発光スペクトルが減少した時点でエッチングストップが生じたものと判断し、n⁺a-Si膜 45でエッチングストップが生じる条件でエッチングを 行っている場合には、Tiの発光スペクトルが減少した 時点でエッチングストップが生じたものと判断する。プ ラズマ光検出装置39がエッチングストップを検出すると、処理ガスの供給を停止するとともに高周波電力を切断する。そして、次の「チャネルエッチング工程」に備えてチャンバー2内を真空排気する。

【0030】次の「チャネルエッチング工程」は、 n^+ a-Si膜45およびa-Si膜44のSi系膜をエッチングしやすい条件でエッチングを行う。具体的には、 SF_6 供給源24、HC1供給源25およびHe供給源26のバルブを開いて SF_6 ガス、HC1ガス、Heガスをチャンバー内に導入するとともに、高周波電力を印加して、これらのガスのプラズマによりエッチングを進行させる。HC1ガスに代えて $C1_2$ ガスを用いてもよい。

【0031】チャネルエッチング工程のバイアスパワーはSDエッチング工程のそれよりも小さくする。バイアスパワーを小さくするのは、フォトレジスト層49がスパッタされることにより発生する重合物が被エッチング面に付着することを防止し、また被エッチング面がイオン衝撃によりダメージを受けるのを防止するためである。ただし、この場合でもSDエッチング工程でエッチングホール50の底面に付着した重合物を除去できる程度のバイアスパワーは必要である。なお、バイアスパワーが大きい・小さいは、被エッチング面に対するプラズマ中のイオンのイオンエネルギーが大きい・小さいを意味する。

【0032】 SF_6 等のF含有ガスは、通常、Si 系膜のエッチングに使用され、Si 系膜を高精度でエッチングに使用され、Si 系膜を高精度でエッチングすることができる。しかも、 $A1F_x$ の蒸気圧はチャンバー2内の圧力(1.33Pa 程度)よりも低いため A1 膜 47 はほとんどエッチングされない。エッチングストップがTi 膜 46 で生じる場合には、このチャネルエッチングでTi 膜 46 の残部をエッチングする必要があるが、Ti は SF_6 等のF含有ガスを用いたエッチングにより十分にエッチングされる。また、 SF_6 ガスとともに HC1 ガスを用いるのは、ソース電極 51 の左側およびドレイン電極 52 の右側において露出しているゲート絶縁膜 43 がエッチングされるのを防止するためである。

【0033】このようにしてチャネルエッチングを行うことにより、図3の(c)に示すように、a-Si膜44の途中までエッチングして制御性よくチャネル部53を形成することができる。この際のエッチングの終点は、予め把握された時間により管理し、エッチング時間が所定時間に達した時点でエッチングを停止する。

【0034】以上のように、SDエッチングにおいて、処理ガスにH含有ガスとしてH2ガスを含有させ、比較的大きいバイアスパワーを印加することによってエッチングの際にフォトレジスト層49がスパッタされることにより、形状性よくエッチングすることができる。しかも、H含有ガスであるH2の作用により適切な位置でエ

ッチングストップを生じさせることができ、そのエッチングストップを確認した時点で、チャネルエッチング用のF含有ガスである SF_6 を含む処理ガスに切り替えることにより、チャネル部を制御性よくエッチングすることができる。このように、SDエッチングにおける形状性を良好にすることができ、チャネルエッチングの制御性を向上させることができることから、これらのプロセスマージンを著しく高めることが可能となる。

10

【0035】なお、上記実施形態では、下部電極である けせプタ5に高周波電源14を接続し、そこから高周波電力をサセプタ5に供給することにより、エッチングのためのプラズマを形成するパワーとバイアスパワーを一つの高周波電源14から供給する装置を示したが、サセプタ5へ供給する高周波電力をバイアスパワー専用とし、エッチング用のプラズマはシャワーヘッド15に高周波電力を供給して形成するか、あるいはチャンバーの上方または側方にアンテナを配設してそこに高周波電力を供給することで形成された誘導電界によって形成するような装置であってもよい。

70 【0036】次に、以上のSDエッチングおよびチャネルエッチングを実際に行った結果について説明する。このエッチングに際しては、アンテナを用いた誘導結合型プラズマエッチング装置を用いた。SDエッチングおよびチャネルエッチングの条件は以下の通りである。

【0037】 SDエッチング工程におけるC 12ガスと H_2 ガスとの流量比は5:1とし、チャネルエッチング 工程におけるS F_6 ガス、H C 1 ガス、および H_6 ガス の流量比は1:1:1とした。また、バイアスパワー密度 (LCDガラス基板の単位面積あたりサセプタに印加 30 する高周波電力)は、SDエッチング工程においては 0.29W/cm 2 、チャネルエッチング工程においては 0.06W/cm 2 とした。

【0038】このエッチングの結果、SDエッチングにおいては、A1膜のサイドエッチ等が生じず、良好な形状性を示し、かつn⁺a-Si膜でエッチングストップが生じた。エッチングストップを確認後のチャネルエッチングにおいても、A1膜にサイドエッチが生じず、n⁺a-Si膜およびa-Si膜が制御性よくエッチングされ、良好なチャネルエッチングが行われた。

40 【0039】なお、本発明は上記実施形態に限定されることなく本発明の思想の範囲内で種々変形可能である。例えば、上記実施形態では、本発明をLCDの薄膜トランジスターのソース電極・ドレイン電極およびチャネル部を形成する場合に適用した例について示し、これに限らず上層のA1系膜と下層のSi系膜との積層構造をエッチングする全ての場合に適用可能である。また、A1系膜としてTi-A1-Tiの3層膜を用いた例について示したが、A1系膜としてはTi-A1-Tiの3層膜・50に限らず、純A1、またはA1-Si-Cu、A1-C

u、A1-Nd等のA1合金の単層であっても、これら とTi以外の他の膜の複合体であってもよく、Si系膜 としては上記の他、poly-Siや単結晶Siであっ てもよい。

【0040】また、上記実施形態ではA1系膜をエッチ ングする際の処理ガスにおいて、C1含有ガスとしてC 12を用い、H含有ガスとしてH2ガスを用いたが、こ れに限らず他のガスであってもよい。例えば、SDエッ チング工程においては、HC1やBC13等をC1含有 ガスの添加ガスとして用いることができるし、H含有ガ 10 2;チャンバー スとしてはHClやHBr等を用いることができる。

【0041】さらに、上記実施形態ではSi系膜をエッ チングする際における処理ガスとしてはSF6、HC 1、Heを用いたが、これに限らず、他のF含有ガス、 例えばCF4等を含むものであってもよい。

[0042]

【発明の効果】以上説明したように、本発明によれば、 上層のAI系膜をCI含有ガスおよびH含有ガスを含む 処理ガスのプラズマによりエッチングするので、C1含 有ガスによるエッチング作用とH含有ガスによる保護作 20 26; He供給源 用とによりA1系膜のエッチングを形状性よくエッチン グすることができ、しかもH含有ガスの作用により所望 の位置でエッチングを停止または著しく減速させること ができ、これを確認した後、F含有ガスを含む処理ガス でエッチングすることにより Si 系膜を制御性よくエッ チングすることができる。したがって、下層のSi系膜 と上層のA1系膜との積層構造、例えばLCDにおける 薄膜トランジスターのソース電極・ドレイン電極および チャネル部をエッチングする際のプロセスマージンを著 しく高めることが可能となる。

【図面の簡単な説明】

【図1】本発明の一実施形態に係るエッチング方法を実 施するためのプラズマエッチング装置を示す断面図。

12

【図2】本発明の一実施形態に係るエッチング方法に適 用される基板の層構造を示す断面図。

【図3】本発明の一実施形態に係るエッチング方法を説 明するための基板の層構造を示す断面図。

【符号の説明】

1;プラズマエッチング装置

5;サセプタ

6;クランプ部材

14;高周波電源

15:シャワーヘッド

21:処理ガス供給機構

22;C12供給源

23; H2供給源

24; SF6供給源

25; HC1供給源

39:プラズマ光検出装置

44:a-Si膜

45;n⁺a-Si膜

46,48;Ti膜

47;A1膜

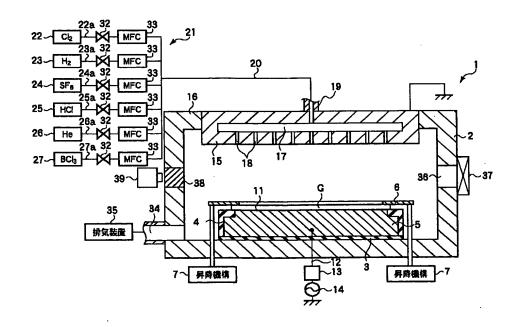
50;エッチングホール

51;ソース電極

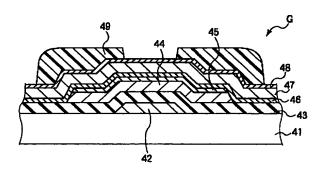
52;ドレイン電極

53;チャネル部

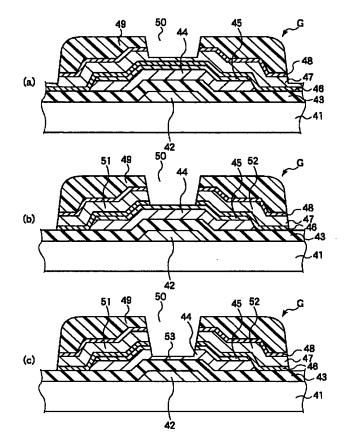
30 【図1】







[図3]



フロントページの続き

(51) Int. C1. ⁷

識別記号

H O 1 L 21/336

FΙ

テーマコード(参考)

Fターム(参考) 4M104 AA09 BB01 BB40 CC01 DD66

DD67 FF16 GG09

5F004 BA04 BB13 BB28 CA02 CB02

DA00 DA04 DA11 DA18 DA22

DA29 DA30 DB01 DB02 DB08

DB09 EA14 EB02

5F110 AA16 CC07 DD02 GG02 GG15

HK01 HK03 HK04 HK09 HK16

HK22 QQ04